

**Vollständige CV-Liste für den LoDi-RCS-Fun, Railcom-Sender und Funktionsdecoder. Stand 15.4.2024**

CV	Standardwert	Wertebereich	Beschreibung
1	3	0 bis 127	Decoder-Adresse (kurz), 7 Bits: Ermöglicht die Einstellung der kurzen Decoder-Adresse, die für die Identifikation des Decoders im DCC-System verwendet wird.
7	2	-	Software-Version (nur lesbar): Zeigt die Version der auf dem Decoder installierten Software an. Dieser Wert kann nicht geändert werden und dient nur zur Information.
8	144	-	Hersteller-ID/RESET (lesbar): Gibt den Hersteller des Decoders an (144 = DCC-Train-Automation, Lokstoredigital). Ein geschriebener Wert von 8 setzt den Decoder auf die Werkseinstellungen zurück.
11	25	0-255	Paket-Timeout-Wert = CV11 * 8ms (Standardzeit = 200ms): Bestimmt, wie lange der Decoder auf ein wiederholtes Paket wartet, bevor er annimmt, dass die Kommunikation unterbrochen wurde.
12	5	0-255	Energiequellenkonversion, DCC- und DC-Modus aktiviert: Steuert die Einstellungen für den Betrieb unter verschiedenen Stromversorgungsmodi, einschließlich der automatischen Erkennung und Umschaltung zwischen DCC (Digital) und DC (Analog).
13	0	0 bis 255	Analogmodus, Alternativer Modus Funktionsstatus F1 bis F8 Bit 0 = 0(0): F1 im Analogmodus nicht aktiv = 1(1): F1 im Analogmodus aktiv Bit 1 = 0(0): F2 im Analogmodus nicht aktiv = 1(2): F2 im Analogmodus aktiv Bit 2 = 0(0): F3 im Analogmodus nicht aktiv = 1(4): F3 im Analogmodus aktiv Bit 3 = 0(0): F4 im Analogmodus nicht aktiv = 1(8): F4 im Analogmodus aktiv Bit 4 = 0(0): F5 im Analogmodus nicht aktiv = 1(16): F5 im Analogmodus aktiv Bit 5 = 0(0): F6 im Analogmodus nicht aktiv = 1(32): F6 im Analogmodus aktiv Bit 6 = 0(0): F7 im Analogmodus nicht aktiv = 1(64): F7 im Analogmodus aktiv Bit 7 = 0(0): F8 im Analogmodus nicht aktiv = 1(128): F8 im Analogmodus aktiv
14	1	0 bis 255	Analogmodus, Alternativer Modus Funktionsstatus für F0f, F0r, F9 bis F14 Bit 0 = 0(0): F0 vorwärts im Analogmodus nicht aktiv = 1(1): F0 vorwärts im Analogmodus aktiv Bit 1 = 0(0): F0 rückwärts im Analogmodus nicht aktiv = 1(2): F0 rückwärts im Analogmodus aktiv Bit 2 = 0(0): F9 im Analogmodus nicht aktiv = 1(4): F9 im Analogmodus aktiv Bit 3 = 0(0): F10 im Analogmodus nicht aktiv = 1(8): F10 im Analogmodus aktiv Bit 4 = 0(0): F11 im Analogmodus nicht aktiv = 1(16): F11 im Analogmodus aktiv Bit 5 = 0(0): F12 im Analogmodus nicht aktiv = 1(32): F12 im Analogmodus aktiv Bit 6 = 0(0): F13 im Analogmodus nicht aktiv = 1(64): F13 im Analogmodus aktiv Bit 7 = 0(0): F14 im Analogmodus nicht aktiv = 1(128): F14 im Analogmodus aktiv
15	0	0 bis 7	LockValue (Sperrwert): Geben Sie den Wert ein, der mit der Lock ID in CV16 übereinstimmt, um die Programmierung von CVs freizuschalten. Es werden keine Aktionen und keine Bestätigungen (ACK) vom Decoder ausgeführt, wenn der LockValue anders als die LockID ist. In dieser Situation ist nur das Schreiben von CV15 erlaubt.
16	0	0 bis 7	LockID (Sperr-ID): Um versehentliche Programmierungen zu verhindern, verwenden Sie eine eindeutige ID-Nummer für Decoder mit derselben Adresse (0 bis 7), z. B. 1 für Lokomotiven-Decoder, 2 für Sound-Decoder, 3 für Funktionsdecoder, usw.
17	192	192 bis 231	Erweiterte Adresse, Adresse Hochbyte: Dieses CV wird zusammen mit CV18 verwendet, um die lange Adresse des Decoders zu spezifizieren, wenn der Decoder im erweiterten Adressmodus betrieben wird.
18	3	0 bis 255	Erweiterte Adresse, Adresse Tiefbyte: Dieses CV definiert den unteren Teil der langen Adresse des Decoders im erweiterten Adressmodus.
19	0	0 bis 127	Consist-Adresse: Wenn CV19 größer als 0 eingestellt ist, wird die Geschwindigkeit und Richtung durch diese Consist-Adresse gesteuert (nicht durch die individuelle Adresse in CV1 oder die erweiterte Adresse in CV17+18); Funktionen werden entweder durch die Consist-Adresse oder die individuelle Adresse gesteuert, siehe CV21 & CV22.
20	0	0 bis 255	Consist-Adresse, Hochbyte: Dieses CV wird für die Spezifikation des höherwertigen Teils einer Consist-Adresse im Advanced Consist Control Modus verwendet.
21	0	0 bis 255	Funktionen, die durch diese Einstellung definiert werden, werden durch die Consist-Adresse gesteuert. Bit 0 = 0(0): F1 wird durch die individuelle Adresse gesteuert = 1(1): F1 wird durch die Consist-Adresse gesteuert Bit 1 = 0(0): F2 wird durch die individuelle Adresse gesteuert = 1(2): F2 wird durch die Consist-Adresse gesteuert Bit 2 = 0(0): F3 wird durch die individuelle Adresse gesteuert = 1(4): F3 wird durch die Consist-Adresse gesteuert Bit 3 = 0(0): F4 wird durch die individuelle Adresse gesteuert = 1(8): F4 wird durch die Consist-Adresse gesteuert

			Bit 4 = 0(0): F5 wird durch die individuelle Adresse gesteuert = 1(16): F5 wird durch die Consist-Adresse gesteuert Bit 5 = 0(0): F6 wird durch die individuelle Adresse gesteuert = 1(32): F6 wird durch die Consist-Adresse gesteuert Bit 6 = 0(0): F7 wird durch die individuelle Adresse gesteuert = 1(64): F7 wird durch die Consist-Adresse gesteuert Bit 7 = 0(0): F8 wird durch die individuelle Adresse gesteuert = 1(128): F8 wird durch die Consist-Adresse gesteuert
22	0	0 bis 63	Funktionen, die hier definiert werden, werden durch die Consist-Adresse gesteuert. Bit 0 = 0(0): F0 (vorwärts) wird durch die individuelle Adresse gesteuert = 1(1): ... durch die Consist-Adresse gesteuert Bit 1 = 0(0): F0 (rückwärts) wird durch die individuelle Adresse gesteuert = 1(2): ... durch die Consist-Adresse gesteuert Bit 2 = 0(0): F9 wird durch die individuelle Adresse gesteuert = 1(4): ... durch die Consist-Adresse gesteuert Bit 3 = 0(0): F10 wird durch die individuelle Adresse gesteuert = 1(8): ... durch die Consist-Adresse gesteuert Bit 4 = 0(0): F11 wird durch die individuelle Adresse gesteuert = 1(16): ... durch die Consist-Adresse gesteuert Bit 5 = 0(0): F12 wird durch die individuelle Adresse gesteuert = 1(32): ... durch die Consist-Adresse gesteuert
28	3	0 bis 7	RailCom-Konfiguration Bit 0 = 0(0): CH1-Adressübertragung aus = 1(1): CH1-Adressübertragung ein Bit 1 = 0(0): CH2-Datenübertragung aus = 1(2): CH2-Datenübertragung ein Bit 2 = 0(0): CH1 Dynamischer Modus aus = 1(4): CH1 Dynamischer Modus ein
29	14	0 bis 63	Konfigurationsdaten Bit 0 = 0(0): Fahrtrichtung der Lokomotive normal = 1(1): Fahrtrichtung der Lokomotive umgekehrt Bit 1 = 0(0): FL wird durch Bit 4 in den Geschwindigkeits- und Richtungsanweisungen gesteuert = 1(2): FL wird durch Bit 4 in der Anweisung der Funktionsgruppe Eins gesteuert Bit 2 = 0(0): Energiequellenkonversion NMRA Digital Only (nur DCC) = 1(4): Energiequellenkonversion aktiviert (DC + DCC) Bit 3 = 0(0): Bidirektionale Kommunikation deaktiviert = 1(8): Bidirektionale Kommunikation aktiviert Bit 4 – Nicht verwendet Bit 5 = 0(0): Kurze Adressierung CV1 = 1(32): Erweiterte/lange Adressierung CV17, CV18 Bit 6 – Nicht verwendet Bit 7 – Nicht verwendet
33	1	0 bis 255	F0, Vorwärtsbewegung Mapping Bit 0 = 0(0): FL nicht aktiv bei F0 Vorwärts = 1(1): FL aktiv bei F0 Vorwärts Bit 1 = 0(0): RL nicht aktiv bei F0 Vorwärts = 1(2): RL aktiv bei F0 Vorwärts Bit 2 = 0(0): AUX1 nicht aktiv bei F0 Vorwärts = 1(4): AUX1 aktiv bei F0 Vorwärts Bit 3 = 0(0): AUX2 nicht aktiv bei F0 Vorwärts = 1(8): AUX2 aktiv bei F0 Vorwärts Bit 4 = 0(0): AUX3 nicht aktiv bei F0 Vorwärts = 1(16): AUX3 aktiv bei F0 Vorwärts Bit 5 = 0(0): AUX4 nicht aktiv bei F0 Vorwärts = 1(32): AUX4 aktiv bei F0 Vorwärts Bit 6 = 0(0): AUX5 nicht aktiv bei F0 Vorwärts = 1(64): AUX5 aktiv bei F0 Vorwärts Bit 7 = 0(0): AUX6 nicht aktiv bei F0 Vorwärts = 1(128): AUX6 aktiv bei F0 Vorwärts
34	2	0 bis 255	F0, Rückwärtsbewegung Mapping Bit 0 = 0(0): FL nicht aktiv bei F0 Rückwärts = 1(1): FL aktiv bei F0 Rückwärts Bit 1 = 0(0): RL nicht aktiv bei F0 Rückwärts = 1(2): RL aktiv bei F0 Rückwärts Bit 2 = 0(0): AUX1 nicht aktiv bei F0 Rückwärts = 1(4): AUX1 aktiv bei F0 Rückwärts Bit 3 = 0(0): AUX2 nicht aktiv bei F0 Rückwärts = 1(8): AUX2 aktiv bei F0 Rückwärts Bit 4 = 0(0): AUX3 nicht aktiviert bei F0 Rückwärts = 1(16): AUX3 aktiviert bei F0 Rückwärts Bit 5 = 0(0): AUX4 nicht aktiviert bei F0 Rückwärts = 1(32): AUX4 aktiviert bei F0 Rückwärts

			Bit 6 = 0(0): AUX5 nicht aktiviert bei F0 Rückwärts = 1(64): AUX5 aktiviert bei F0 Rückwärts
			Bit 7 = 0(0): AUX6 nicht aktiviert bei F0 Rückwärts = 1(128): AUX6 aktiviert bei F0 Rückwärts
35	1	0 bis 255	F1 Mapping Bit 0 = 0(0): FL nicht aktiviert mit F1 = 1(1): FL aktiviert mit F1 Bit 1 = 0(0): RL nicht aktiviert mit F1 = 1(2): RL aktiviert mit F1 Bit 2 = 0(0): AUX1 nicht aktiviert mit F1 = 1(4): AUX1 aktiviert mit F1 Bit 3 = 0(0): AUX2 nicht aktiviert mit F1 = 1(8): AUX2 aktiviert mit F1 Bit 4 = 0(0): AUX3 nicht aktiviert mit F1 = 1(16): AUX3 aktiviert mit F1 Bit 5 = 0(0): AUX4 nicht aktiviert mit F1 = 1(32): AUX4 aktiviert mit F1 Bit 6 = 0(0): AUX5 nicht aktiviert mit F1 = 1(64): AUX5 aktiviert mit F1 Bit 7 = 0(0): AUX6 nicht aktiviert mit F1 = 1(128): AUX6 aktiviert mit F1
36	2	0 bis 255	F2 Mapping Gleiche Bitbedeutung wie bei CV 35.
37	4	0 bis 255	F3 Mapping Gleiche Bitbedeutung wie bei CV 35.
38	8	0 bis 255	F4 Mapping, gleiche Bitbedeutung wie bei CV 35
39	16	0 bis 255	F5 Mapping, gleiche Bitbedeutung wie bei CV 35
40	32	0 bis 255	F6 Mapping, gleiche Bitbedeutung wie bei CV 35
41	0	0 bis 255	F7 Mapping, gleiche Bitbedeutung wie bei CV 35
42	0	0 bis 255	F8 Mapping, gleiche Bitbedeutung wie bei CV 35
43	0	0 bis 255	F9 Mapping, gleiche Bitbedeutung wie bei CV 35
44	0	0 bis 255	F10 Mapping, gleiche Bitbedeutung wie bei CV 35
45	0	0 bis 255	F11 Mapping, gleiche Bitbedeutung wie bei CV 35
46	0	0 bis 255	F12 Mapping, gleiche Bitbedeutung wie bei CV 35
47	0	0 bis 255	F13 Mapping, gleiche Bitbedeutung wie bei CV 35
48	0	0 bis 255	F14 Mapping, gleiche Bitbedeutung wie bei CV 35
49	0	0 bis 255	F15 Mapping, gleiche Bitbedeutung wie bei CV 35
50	0	0 bis 255	F16 Mapping, gleiche Bitbedeutung wie bei CV 35
51	0	0 bis 255	F17 Mapping, gleiche Bitbedeutung wie bei CV 35
52	0	0 bis 255	F18 Mapping, gleiche Bitbedeutung wie bei CV 35
53	0	0 bis 255	F19 Mapping, gleiche Bitbedeutung wie bei CV 35
54	0	0 bis 255	F20 Mapping, gleiche Bitbedeutung wie bei CV 35
55	0	0 bis 255	F21 Mapping, gleiche Bitbedeutung wie bei CV 35
56	0	0 bis 255	F22 Mapping, gleiche Bitbedeutung wie bei CV 35
57	0	0 bis 255	F23 Mapping, gleiche Bitbedeutung wie bei CV 35
58	0	0 bis 255	F24 Mapping, gleiche Bitbedeutung wie bei CV 35
59	0	0 bis 255	F25 Mapping, gleiche Bitbedeutung wie bei CV 35
60	0	0 bis 255	F26 Mapping, gleiche Bitbedeutung wie bei CV 35
61	0	0 bis 255	F27 Mapping, gleiche Bitbedeutung wie bei CV 35
62	0	0 bis 255	F28 Mapping, gleiche Bitbedeutung wie bei CV 35
96	1	1, 6	Ausgangs-Mapping-Modus: 1 – NMRA (CV 33 bis CV 62), 6 – Erweitertes Mapping (CV 120 bis CV 215)
97	100	-	SUSI CV-Transport: SUSI CV = 800 + CV97-Wert (Standard CV900)
98	-	-	SUSI-Daten-Transport: Zugriff auf CV = 800 + CV97
99	46	0 bis 70	Überstromschutzpegel
101	0	0 bis 255	Zuletzt gespeicherter Funktionszustand F0, F1-F4; Bit7 = 1 Speicherung aktiviert, Bit7 = 0 Speicherung deaktiviert
102	0	0 bis 255	Zuletzt gespeicherter Funktionszustand F5-F12
103	0	0 bis 255	Zuletzt gespeicherter Funktionszustand F13-F20
104	0	0 bis 255	Zuletzt gespeicherter Funktionszustand F21-F28
105	0	0 bis 255	Benutzerdaten (werden durch Decoder-Reset nicht beeinflusst)
106	0	0 bis 255	Benutzerdaten (werden durch Decoder-Reset nicht beeinflusst)
112	25	1 bis 127	FadeIN-Lichteffekt Verzögerung, in 8ms Schritten (Standard 200ms)
113	15	1 bis 127	FadeOUT-Lichteffekt Verzögerung, in 8ms Schritten (Standard 120ms)
114	3	0 bis 7	Startverzögerung für Leuchtstoffröhren, Blinkverzögerung 1 bis 8 Verzögerungsschritte [0 bis 7]
115	10	1 bis 255	Zufällige Zeitperiode, 1s bis 255s
116	3	0 bis 7	Flackerperiode: Schnell-Langsam 0 bis 7
117	3	0 bis 7	Wiederholungszeit für defekte Neon-Effekte, 0 schnelle Wiederholung, 7 langsame Wiederholung
118	64	0 bis 255	Zweites Konfigurations-CV Bit 0 = 0(0): AUX5/AUX6 Logikpegelausgänge = 1(1): AUX5/AUX6 SUSI-Ausgänge

			Bit 6 = 0(0): FL/RL-Ausgangssignalisierung während des Bootladens aktiv = 1(64): FL/RL während des Bootladens deaktiviert
119	0	0 bis 255	Testmodus
120	64	0 bis 255	Erste Funktionsnummer, die FL einschaltet
121	1	0 bis 255	Zweite Funktionsnummer, die FL einschaltet
122	63	0 bis 255	Funktionsnummer, die ausgeschaltet sein muss, damit FL eingeschaltet werden kann
123	255	0 bis 255	FL Lichtintensität (PWM) (siehe Tabelle 4)
124	1	0 bis 255	FL Effekt (siehe Tabelle 4)
125	127	0 bis 255	FL Blinkperiode (Bp), in 8ms Schritten, max. 2s, $Bp > n * (Bpl + Bpp)$ (siehe Tabelle 4)
126	2	0 bis 255	FL Blinkimpulslänge (Bpl), in 8ms Schritten, max. 2s
127	12	0 bis 255	FL Blinkpausenlänge (Bpp), in 8ms Schritten, max. 2s
128	3	0 bis 255	FL Blinkwiederholungszeit (n)
129	0	0 bis 255	Verzögerung beim Einschalten von FL
130	0	0 bis 255	Verzögerung beim Ausschalten von FL
132	128	0 bis 255	Erste Funktionsnummer, die RL einschaltet
133	2	0 bis 255	Zweite Funktionsnummer, die RL einschaltet
134	63	0 bis 255	Funktionsnummer, die ausgeschaltet sein muss, damit RL eingeschaltet werden kann
135	255	0 bis 255	RL Lichtintensität (PWM)
136	1	0 bis 255	RL Effekt
137	127	0 bis 255	RL Blinkperiode (Bp), in 8ms Schritten, max. 2s, $Bp > n * (Bpl + Bpp)$
138	2	0 bis 255	RL Blinkimpulslänge (Bpl), in 8ms Schritten, max. 2s
139	12	0 bis 255	RL Blinkpausenlänge (Bpp), in 8ms Schritten, max. 2s
140	3	0 bis 255	RL Blinkwiederholungszeit (n)
141	0	0 bis 255	Verzögerung beim Einschalten von RL
142	0	0 bis 255	Verzögerung beim Ausschalten von RL
144	3	0 bis 255	Erste Funktionsnummer, die AUX1 einschaltet
145	63	0 bis 255	Zweite Funktionsnummer, die AUX1 einschaltet
146	63	0 bis 255	Funktionsnummer, die ausgeschaltet sein muss, damit AUX1 eingeschaltet werden kann
147	255	0 bis 255	AUX1 Lichtintensität (PWM)
149	127	0 bis 255	AUX1 Blinkperiode (Bp), in 8ms Schritten, max: 2s, $Bp > n * (Bpl + Bpp)$
150	2	0 bis 255	AUX1 Blinkimpulslänge (Bpl), in 8ms Schritten, max: 2s
151	12	0 bis 255	AUX1 Blinkpausenlänge (Bpp), in 8ms Schritten, max: 2s
152	3	0 bis 255	AUX1 Blinkwiederholungszeit (n)
153	0	0 bis 255	Verzögerung beim Einschalten von AUX1
154	0	0 bis 255	Verzögerung beim Ausschalten von AUX1
156	4	0 bis 255	Erste Funktionsnummer, die AUX2 einschaltet
157	63	0 bis 255	Zweite Funktionsnummer, die AUX2 einschaltet
158	63	0 bis 255	Funktionsnummer, die ausgeschaltet sein muss, damit AUX2 eingeschaltet werden kann
159	255	0 bis 255	AUX2 Lichtintensität (PWM)
160	1	0 bis 255	AUX2 Effekt
161	127	0 bis 255	AUX2 Blinkperiode (Bp), in 8ms Schritten, max: 2s, $Bp > n * (Bpl + Bpp)$
162	2	0 bis 255	AUX2 Blinkimpulslänge (Bpl), in 8ms Schritten, max: 2s
163	12	0 bis 255	AUX2 Blinkpausenlänge (Bpp), in 8ms Schritten, max: 2s
164	3	0 bis 255	AUX2 Blinkwiederholungszeit (n)
165	0	0 bis 255	Verzögerung beim Einschalten von AUX2
166	0	0 bis 255	Verzögerung beim Ausschalten von AUX2
168	5	0 bis 255	Erste Funktionsnummer, die AUX3 einschaltet
169	63	0 bis 255	Zweite Funktionsnummer, die AUX3 einschaltet
170	63	0 bis 255	Funktionsnummer, die ausgeschaltet sein muss, damit AUX3 eingeschaltet werden kann
171	255	0 bis 255	AUX3 Lichtintensität (PWM)
172	1	0 bis 255	AUX3 Effekt
173	127	0 bis 255	AUX3 Blinkperiode (Bp), in 8ms Schritten, max: 2s, $Bp > n * (Bpl + Bpp)$
174	2	0 bis 255	AUX3 Blinkimpulslänge (Bpl), in 8ms Schritten, max: 2s
175	12	0 bis 255	AUX3 Blinkpausenlänge (Bpp), in 8ms Schritten, max: 2s
176	3	0 bis 255	AUX3 Blinkwiederholungszeit (n)
177	0	0 bis 255	Verzögerung beim Einschalten von AUX3
178	0	0 bis 255	Verzögerung beim Ausschalten von AUX3
180	6	0 bis 255	Erste Funktionsnummer, die AUX4 einschaltet
181	63	0 bis 255	Zweite Funktionsnummer, die AUX4 einschaltet
182	63	0 bis 255	Funktionsnummer, die ausgeschaltet sein muss, damit AUX4 eingeschaltet werden kann
183	255	0 bis 255	AUX4 Lichtintensität (PWM)
184	1	0 bis 255	AUX4 Effekt
185	127	0 bis 255	AUX4 Blinkperiode (Bp), in 8ms Schritten, max: 2s, $Bp > n * (Bpl + Bpp)$
186	2	0 bis 255	AUX4 Blinkimpulslänge (Bpl), in 8ms Schritten, max: 2s
187	12	0 bis 255	AUX4 Blinkpausenlänge (Bpp), in 8ms Schritten, max: 2s
188	3	0 bis 255	AUX4 Blinkwiederholungszeit (n)
189	0	0 bis 255	Verzögerung beim Einschalten von AUX4
190	0	0 bis 255	Verzögerung beim Ausschalten von AUX4
192	4	0 bis 255	Erste Funktionsnummer, die AUX5 einschaltet
193	63	0 bis 255	Zweite Funktionsnummer, die AUX5 einschaltet
194	63	0 bis 255	Funktionsnummer, die ausgeschaltet sein muss, damit AUX5 eingeschaltet werden kann

195	255	0 bis 255	AUX5 Lichtintensität (PWM)
196	1	0 bis 255	AUX5 Effekt
197	127	0 bis 255	AUX5 Blinkperiode (Bp), in 8ms Schritten, max: 2s, $Bp > n * (Bpl + Bpp)$
198	2	0 bis 255	AUX5 Blinkimpulslänge (Bpl), in 8ms Schritten, max: 2s
199	12	0 bis 255	AUX5 Blinkpausenlänge (Bpp), in 8ms Schritten, max: 2s
200	3	0 bis 255	AUX5 Blinkwiederholungszeit (n)
201	0	0 bis 255	Verzögerung beim Einschalten von AUX5
202	0	0 bis 255	Verzögerung beim Ausschalten von AUX5
204	4	0 bis 255	Erste Funktionsnummer, die AUX6 einschaltet
205	63	0 bis 255	Zweite Funktionsnummer, die AUX6 einschaltet
206	63	0 bis 255	Funktionsnummer, die ausgeschaltet sein muss, damit AUX6 eingeschaltet werden kann
207	255	0 bis 255	AUX6 Lichtintensität (PWM)
208	1	0 bis 255	AUX6 Effekt
209	127	0 bis 255	AUX6 Blinkperiode (Bp), in 8ms Schritten, max: 2s, $Bp > n * (Bpl + Bpp)$
210	2	0 bis 255	AUX6 Blinkimpulslänge (Bpl), in 8ms Schritten, max: 2s
211	12	0 bis 255	AUX6 Blinkpausenlänge (Bpp), in 8ms Schritten, max: 2s
212	3	0 bis 255	AUX6 Blinkwiederholungszeit (n)
213	0	0 bis 255	Verzögerung beim Einschalten von AUX6
214	0	0 bis 255	Verzögerung beim Ausschalten von AUX6
216	-	0 bis 255	Chip-Temperaturauslesung. Bevor die Auslesefunktion in CV223 aktiviert und deaktiviert werden muss
217	100	0 bis 255	Temperaturschutz Auslöseschwelle. Standardwert ist 100°C
218	-	0 bis 100	Schlechtester QoS (Quality of Service)-Wert, gespeichert durch Aktivieren und dann Deaktivieren der Funktion in CV223. Nur lesen
219	-	0 bis 100	Aktueller QoS (Quality of Service)-Wert, gespeichert durch Aktivieren und dann Deaktivieren der Funktion in CV223. Nur lesen
221	2	0 bis 255	SPP (Smart Power Pack) Startverzögerung in Sekunden, Standardwert 2s
222	255	0 bis 255	SPP (Smart Power Pack) Timeout = 16ms * Wert. Beispiel: 16ms * 16 = 256ms. Standardwert = 4,08s
223	28	0 bis 255	Funktionsnummer, die das Speichern von QoS- und Temperaturwerten in CV 216 bis CV 219 ermöglicht
226	2	0 bis 2	PWM-Frequenz für AUX3, AUX4, AUX5, AUX6
227	2	0 bis 7	PWM-Frequenz für FL, RL, AUX1, AUX2
253	x		Firmware Version
254	x		Firmware Subversion